

جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي



الجامعة: الكوفة
الكلية: التربية المختلطة
القسم: الحاسبات
المرحلة: الرابعة
اسم المحاضر الثلاثي: زين العابدين عبد الصمد رشيد
اللقب العلمي: مدرس مساعد
المؤهل العلمي: ماجستير
مكان العمل: الكوفة

جدول الدروس الاسبوعي

الاسم					زين العابدين عبد الصمد رشيد				
البريد الالكتروني					zainalabideena.alsaraf@uokufa.edu.iq				
اسم المادة					معمارية الحاسوب				
مقرر الفصل					سنوي				
اهداف المادة					اعطاء مفهوم عام عن مكونات الحاسوب توضيح اساسيات معمارية الحاسوب				
التفاصيل الاساسية للمادة					(CPU Organization, Language-oriented architectures, Memory system architecture, Cash Memory, Paging technique, Pipelining				
الكتب المنهجية					لا توجد				
المصادر الخارجية					computer Architecture ,(Nicholas carter,2001) Computer Systems Architecture(MahadevanGomathisankaran, lectures, April 27, 2010)				
تقديرات الفصل					الفصل الدراسي				
					المختبر				
					الامتحانات اليومية				
					المشروع				
					الامتحان النهائي				
					مثلاً 35%				
					مثلاً 15%				
					مثلاً 10%				
					-				
					مثلاً 40%				
معلومات اضافية									

جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي



الجامعة: الكوفة
الكلية: التربية المختلطة
اسم القسم: الحاسوب
المرحلة: الرابعة
اسم المحاضر الثلاثي: زين العابدين عبد الصمد رشيد
اللقب العلمي: مدرس مساعد
المؤهل العلمي:
مكان العمل: الكوفة

جدول الدروس الاسبوعي

الاسبوع	التاريخ	المادة النظرية	المادة العلمية	الملاحظات
1				
2				
3				
4				
5				
6				
7				
8				
9				
10				
11				
12				
13				
14				
15				
16				
عطلة نصف السنة				
17				
18				
19				
20				
21				
22				
23				
24				
25				
26				
27				
28				
29				
30				
31				
32				

توقيع العميد :

توقيع الاستاذ :

Republic of Iraq
The Ministry of Higher Education
& Scientific Research



University:alkoufa
College:college of education
Department:computer science
Stage:3th
Lecturer name:Zain alabideen Abdual
samad Rashedd
Academic Status:Assistant lecturere
Qualification:Msc
Place of work:college of education

Course

Weekly Outline

Course Instructor	Zain alabideenAbdualsamad Rasheed				
E_mail	zainalabideena.alsaraf@uokufa.edu.iq				
Title	Computer architecture				
Course Coordinator	year				
Course Objective	<ul style="list-style-type: none"> • To provide a general explanation of the conceptual design and fundamental operation structure of computer system • to apprise the learner of both the beneficial and challenging aspects of advanced architecture architecture • We want the student to understand the power and limitations of multiprocessor systems 				
Course Description	Computer architecture is a set of disciplines that describes a computer system by specifying its parts and their relations.(CPU Organization, Language-oriented architectures, Memory system architecture, Cash Memory, Paging technique, Pipelining)				
Textbook	Non				
References	computer Architecture ,(Nicholas carter,2001) Computer Systems Architecture(MahadevanGomathisankaran, lectures, April 27, 2010)				
Course Assessment	Term Tests	Laboratory	Quizzes	Project	Final Exam
	As (40%)	As (5%)	As (5%)	----	As (50%)
General Notes	In general there is no practical part in this subject however in our planning we will discuss the logical circuits connections within first four week and later we will use practical part in discussion the most important questions				

Republic of Iraq
The Ministry of Higher Education
& Scientific Research



University:Alkoufa
College:Education
Department:computer science
Stage:3th
Lecturer name:Zain alabideen
Abdual samad Rashedd
Academic Status:Assistant lecturer
Qualification:Msc
Place of work:colleage of education

Course weekly Outline

week	Date	Topics Covered	Lab. Experiment Assignments	Notes
1		introduction to architecture		
2		CPU Organization: Model CPU architecture, instruction set design		
3		Eyied		
4		Language-oriented architectures		
5		Microprogramming: design of CPU control unit		
6		Microprogramming: complexity of micro programs		
7		Memory system architecture		
8		Memory device characteristics		
9		RAM unit and organization		
10		Semiconductors RAMs		
11		First Term Exam		
12		Cash Memory :cash design ,principle of locality of reference		
13		Structure of cash memory		
14		Basic operation of cash and principle of cash		
15		Performance of cash		
16		Replacement algorithms and examples		
Half-year Break				
17		Virtual memory		
18		Paging technique		
19		Translation look aside buffer		
20		Page replacement policies		
21		Second exam term		
22		Segmentation technique, Segmentation with paging		
23		Type of microinstructions Horizontal and vertical microinstructions		
24		Pipelining: cycle time of pipelining process		

25		Pipeline latency		
26		Single bus organization		
27		Multi bus organization		
28		Non-von-neumann architecture		
29		Data flow		
30		Graph reduction		
31		Graph reduction examples		
32		Third exam		

Instructor Signature:

Dean Signature: